



目标设计平台的特定领域方法

严峻的数字设计挑战

- 缩短设计周期，以实现在不断紧逼的最期限内完成设计
- 达到更高的性能、更低的成本及更低的功耗
- 解决不断加剧的设计复杂性和特定领域设计需求
- 满足产品差异化需求

ISE设计套件

- 达到更高的设计效率
- 专注于设计差异化
- 缩短生产时间
- 获得突破性的性能、功耗和成本效益

简化复杂设计

无论您是 FPGA 的新手还是一名“能力强大”的熟手，ISE® Design Suite 11 都能让您通过赛灵思目标设计平台在最快时间内完成设计。这是首个可以根据您最偏好的方法而提供四种不同配置的FPGA 设计套件：逻辑、嵌入式、DSP、系统设计。

目标设计平台的全套方法

通过开放的标准、公用的设计流程、IP 和运行时间平台，赛灵思目标设计平台为嵌入式、DSP 和硬件设计师提供了一个广泛的硅片设备选择。ISE Design Suite 能完全适应特定领域设计环境的需求，通过赛灵思CPLD 和 FPGA（包括新的 Virtex®-6 和 Spartan®-6 系列）帮助设计团队实现其功耗和性能目标。

专注于设计，而非工具

ISE Design Suite 的目标不是解决各个已固化工具的问题，它面向的是每个用户需要或偏好的方法，用恰当的设计流程来更好地满足用户的特定需求。在该层上，目标设计语言可能会多种多样，从 HDL (VHDL/Verilog) 到 C、C++，或 The MathWorks 的 MATLAB® 软件。同样，设计抽象由模块或组件级上升到系统级。我们最后得到的结果是根据每个用户特点定制的方法和完整的设计流程，这样的结果能提供整套的设计创建、设计实现和设计验证。

集成化系统级设计

此外，ISE Design Suite 还在嵌入式和 DSP 流之间提供了更紧密的联系，将包含嵌入式、DSP、IP 以及用户模块的设计集成到了一个系统中。为了更好地让用户熟悉不同的设计环境，从“按钮操作用户”的设计师到 ASIC 设计师，这种新的 ISE Design Suite 11 为他们提供了特定的适应性。

访问 www.xilinx.com/cn/ise，下载 30 天的免费评估版本，或了解赛灵思目标设计平台的更多信息。

ISE设计套件: 逻辑版本

ISE设计套件: 逻辑版本实现了逻辑和连接设计的完整解决方案, 提供前后基板技术和 IP。逻辑版本包含有赛灵思独有的用于设计入口、综合、实现、验证的工具和技术, 有助于在最短的时间内取得最佳设计成果。

详情请登录 china.xilinx.com/ise-logic。

ISE设计套件: 嵌入式版本

ISE设计套件: 嵌入式版本实现了逻辑版本所具备的所有功能、技术和 IP, 此外还提供了其它工具, 包括借助嵌入式 PowerPC® 硬处理器和/或 MicroBlaze™ 软处理器内核设计 Xilinx 平台 FPGA 所要求的 IP。设计师可以访问 Xilinx Platform Studio (XPS) 工具套件。该套件为嵌入式应用开发硬件平台提供图形环境和命令行支持。

详情请登录 china.xilinx.com/ise-embedded。

ISE设计套件: DSP版本

ISE设计套件: DSP版本 满足了 DSP 设计方法的独特需求。除了逻辑版本 的工具、技术和 IP 外, DSP版本还包括 DSP 系统生成器以及 DSP 开发所需的专用 IP。借助 System Generator for DSP (DSP 系统生成器), 缺少 FPGA 设计经验的开发人员, 只需花上传统 RTL 开发时间的一小部分, 即可快速创建 DSP 算法的生产质量级 FPGA 实现。

详情请登录 china.xilinx.com/ise-dsp。

ISE设计套件: 系统版本 (System Edition)

ISE设计套件: 系统版本包含逻辑版本、DSP版本、嵌入式版本的所有工具、技术、IP。系统版本对要求有独特方法的用户提供了灵活的解决方案, 允许在嵌入式设计中实现强大的 DSP 功能; 系统版本也为希望通过嵌入式处理器功能来极大延展其 DSP 设计的用户提供了灵活的解决方案。

详情请登录 china.xilinx.com/ise-system。

特性对比表

特性	ISE WEBPACK™ (限于器件)	逻辑版本	嵌入式版本	DSP版本	系统版本
带 ISE 仿真器 (ISim) 的 ISE Foundation	●	●	●	●	●
PlanAhead™ 设计和分析工具	●	●	●	●	●
ChipScope™ Pro 和 ChipScope Pro 串行 I/O 工具套件		●	●	●	●
嵌入式开发套件* (EDK)			●		●
软件开发套件* (SDK)			●		●
Xilinx DSP Bundle*, 带 DSP 系统生成器				●	●

* 可作为单独产品供货

公司总部

Xilinx, Inc.
2100 Logic Drive
San Jose, CA 95124
USA
电话: 408-559-7778
www.xilinx.com

欧洲

Xilinx Europe
One Logic Drive
Citywest Business Campus
Saggart, County Dublin
Ireland
电话: +353-1-464-0311
www.xilinx.com

日本

Xilinx K.K.
Art Village Osaki Central Tower
4F
1-2-2 Osaki, Shinagawa-ku
Tokyo 141-0032 Japan
电话: +81-3-6744-7777
japan.xilinx.com

亚太区总部

Xilinx, Asia Pacific
5 Changi Business Park
Singapore 486040
电话: +65-6407-3000
www.xilinx.com



© Copyright 2009 Xilinx, Inc. XILINX, the Xilinx logo, Virtex, Spartan, ISE and other designated brands included herein are trademarks of Xilinx in the United States and other countries. All other trademarks are the property of their respective owners.

Printed in the U.S.A. PN 2212