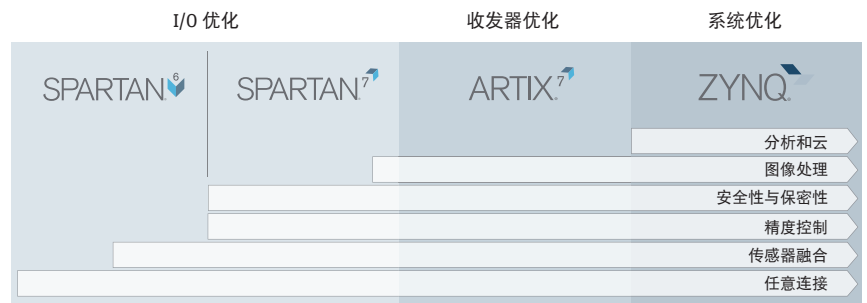




## Xilinx 交付全面的成本优化型 All Programmable 产品组合

赛灵思的成本优化型 All Programmable 产品组合由四大系列组成：  
 用于 I/O 优化的 Spartan®-6 FPGA；  
 用于 I/O 优化并具备最高单位功耗性能的 Spartan-7 FPGA；用于实现收发器优化和最高 DSP 带宽的 Artix®-7 FPGA；以及用于系统优化（可扩展处理器集成）的 Zynq®-7000 All Programmable SoC（基于 Artix-7 架构）。



赛灵思的成本优化型 All Programmable 产品组合

## 针对多种应用领域实现关键功能

### 任意连接

灵活的 I/O 密度与标准支持，通过任意网络将任意媒体连接到任意机器上

### 传感器融合

可扩展地集成任意数字或模拟传感器，以进行数据采集、汇聚和预处理

### 安全性与保密性

多级安全性与保密性特性——从隔离设计流程到处理器驱动的安全引导

### 精确控制

硬件加速和大规模并行化，以实现高度同步的实时连接控制

### 图像处理

最高级别的 DSP- 逻辑混合，以增强视频和图像质量并实现波形处理

### 分析和云连接

基于 ARM® 的处理和硬件卸载，确保实现安全、实时的边缘到云智能化

针对成本、带宽、功耗和集成度而优化的产品组合

**Spartan-6 FPGA**

针对连接功能的 I/O 优化

**I/O 优化**

- 较高的 I/O- 逻辑和 I/O- 封装比
- 800Mb/s DDR3 接口
- 1,080Mb/s LVDS I/O

**功耗削减技术**

- 睡眠模式和低功耗模式
- 基于用户的关断 / 唤醒
- 电压扩展

**成本优化**

- 硬化的 DDR 控制器、PCIe®
- 焊线封装
- 针对 2 个 PCB 层而优化

**Spartan-7 FPGA**

针对最高单位功耗性能连接的 I/O 优化

**I/O 优化**

- 多达 400 个 I/O, 100,000 个逻辑单元
- 800Mb/s DDR3、1.25Gbs LVDS
- 独有的 28nm 8x8mm 封装

**最高的 Spartan 单位功耗性能**

- 功耗是 Spartan-6 的一半
- 功率分档、电压扩展
- 用 Vivado® 设计工具实现同类最佳的结果质量

**成本优化**

- 成本最低的 7 系列产品
- 集成的模拟混合信号
- 针对 2 个 PCB 层而优化

**Artix-7 FPGA**

针对高带宽应用的收发器优化

**收发器优化**

- 较高的 I/O- 逻辑和 I/O- 封装比
- 800Mb/s DDR3 接口
- 1,080Mb/s LVDS I/O

**最佳的信号处理性能**

- 最高的 DSP- 逻辑比
- 在 628MHz 频率下具有同类最佳的 DSP FMAX
- 高效的 25x18 宽乘法器

**成本优化**

- 集成式 PCIe Gen2
- 集成的模拟混合信号
- 低成本 10x10 封装

**Zynq-7000 All Programmable SoC ( 基于 Artix-7 FPGA 的架构 )**

针对可扩展处理器集成的系统优化

**系统优化**

- 基于 ARM 的可扩展平台
- 单核或双核 ARM Cortex™ -A9
- 可扩展的 FPGA 逻辑密度

**全面的生态系统**

- 广泛的 OS 支持
- 熟悉的嵌入式工具
- 丰富的开发板与套件

**成本优化**

- 产品组合中的最高集成度
- 低成本的入门级 ARM SoC
- 软硬件现场升级

## 公司总部

赛灵思公司  
2100 Logic Drive  
San Jose, CA 95124 USA  
电话 :408-559-7778  
china.xilinx.com

## 欧洲

Xilinx Europe  
One Logic Drive  
Citywest Business Campus  
Saggart, County Dublin  
Ireland  
电话 :+353-1-464-0311  
china.xilinx.com

## 日本

Xilinx K.K.  
Art Village Osaki Central Tower 4F  
1-2-2 Osaki, Shinagawa-ku  
Tokyo 141-0032 Japan  
电话 :+81-3-6744-7777  
japan.xilinx.com

## Asia Pacific Pte. Ltd.

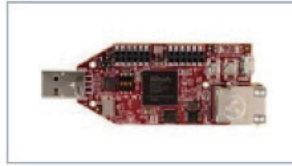
Xilinx, Asia Pacific  
5 Changi Business Park  
Singapore 486040  
电话 :+65-6407-3000  
china.xilinx.com

## 印度

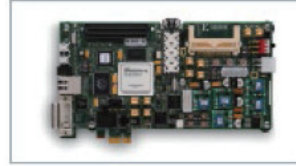
Meenakshi Tech Park  
Block A, B, C, 8th & 13th floors,  
Meenakshi Tech Park, Survey No. 39  
Gachibowli(V), Seri Lingampally (M),  
Hyderabad - 500 084 India  
电话 :+91-40-6721-4747  
china.xilinx.com

## 下一步

查看面向成本敏感应用的所有开发板和套件。



Avnet Spartan-6 Lx9 FPGA 微型板



Spartan-6 FPGA SP605 评估套件



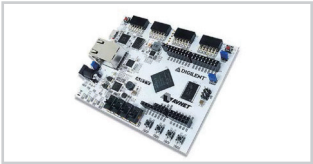
Zynq-7000 All Programmable SoC  
Zedboard



Zynq-7000 All Programmable SoC  
ZC702 评估套件



Ted Spartan-6 FPGA 消费类  
视频套件 2.0



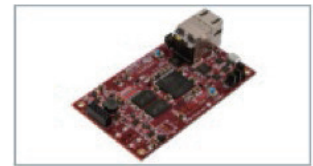
Artix-7 35T Arty FPGA 评估套件



Zynq-7000 All Programmable SoC  
视频与图像套件



Zynq-7000 All Programmable SoC  
ZC702 评估套件



Microzed 评估板



Avnet Artix-7 50T FPGA 评估套件



Diligent Nexys™ 4 Artix-7 FPGA  
开发板